

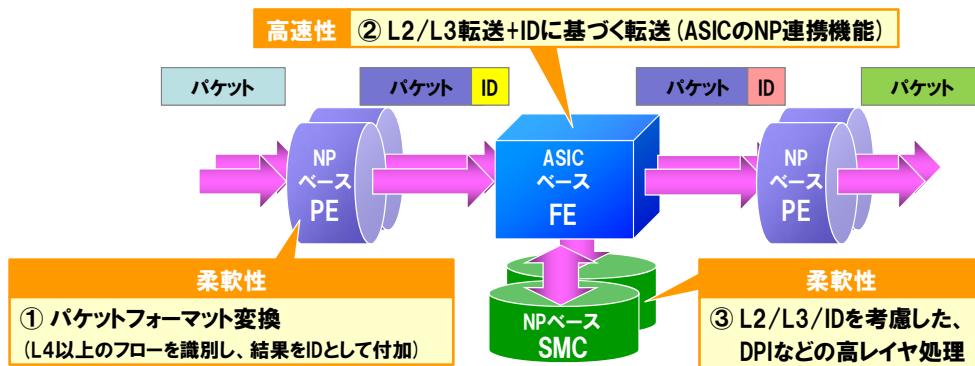
(別紙 1) ハイブリッドエンジニアキテクチャ

進化するハイブリッドエンジニアキテクチャにより
次世代サービスやプロトコルへの柔軟な対応が可能

ASIC で高速転送 → ASIC の NP 連携機能 → NP で機能拡張

◆ ASIC の高速性と NP の柔軟性を両立したハイブリッドエンジニアキテクチャ

- 予測の難しい新サービス/新プロトコルへの要求にも、性能を落とさず柔軟に対応
- ハードウェアを全面的に入れ替えなくても、新たなサービスメニューを提供可能



FE : Forwarding Engine, PE : Programmable Engine, SMC : Service Module Card, ASIC : Application Specific Integrated Circuit, NP : Network Processor